

ÖSTERREICHISCHES PATENTAMT

A-1200 Wien, Dresdner Straße 87

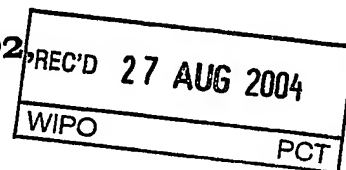
PCT/AT 2004/000283

Kanzleigebühr € 10,00
Schriftengebühr € 52,00

Aktenzeichen A 1312/2003

Das Österreichische Patentamt bestätigt, dass

**die Firma Siemens AG Österreich
in A-1210 Wien, Siemensstraße 88 - 92**



am **20. August 2003** eine Patentanmeldung betreffend

"Schaltwandler",

überreicht hat und dass die beigeheftete Beschreibung samt Zeichnung mit der ursprünglichen, zugleich mit dieser Patentanmeldung überreichten Beschreibung samt Zeichnung übereinstimmt.

Es wurde beantragt, Gerald Eckl in Schleinbach (Niederösterreich) und Lorand Cesnak in Wien, als Erfinder zu nennen.

Österreichisches Patentamt

Wien, am 13. August 2004

Der Präsident:

**PRIORITY
DOCUMENT**
SUBMITTED OR TRANSMITTED IN
COMPLIANCE WITH RULE 17.1(a) OR (b)



HRNCIR
Fachoberinspektor

BEST AVAILABLE COPY



(51) Int. Cl. :

AT PATENTSCHRIFT

(11) Nr.

(Bei der Anmeldung sind nur die eingerahmten Felder auszufüllen - bitte fett umrandete Felder unbedingt ausfüllen!)

(73)	Patentinhaber: <i>Siemens AG Österreich</i> <i>Siemensstraße 88 - 92</i> <i>1210 Wien (AT)</i>
(54)	Titel: <i>Schaltwandler</i>
(61)	Zusatz zu Patent Nr.
(66)	Umwandlung von GM /
(62)	gesonderte Anmeldung aus (Teilung): A
(30)	Priorität(en):
(72)	Erfinder: <i>Gerald Eckl Schleinbach (AT)</i> <i>Lorand Cesnak Wien (AT)</i>

(22) (21) Anmeldetag, Aktenzeichen: 20.08.03,

(60) Abhängigkeit:

(42) Beginn der Patentdauer:

Längste mögliche Dauer:

(45) Ausgabetag:

(56) Entgegnungen, die für die Beurteilung der Patentierbarkeit in Betracht gezogen wurden:

2003/06/30

SCHALTWANDLER

Die Erfindung bezieht sich auf einen Schaltwandler zum Wandeln einer Primär/Sekundärspannung in eine Sekundär/Primärspannung, mit zumindest einem gesteuerten Schalter, wobei eine Ansteuerschaltung in Abhängigkeit von ihr zugeführten Vorgabewerten den zumindest einen gesteuerten Schalter mit variablem Tastverhältnis und/oder variablen Steuerzeiten und/oder variabler Frequenz ansteuert.

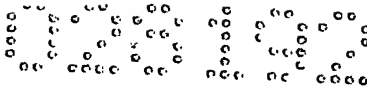
Schaltwandler der gegenständlichen Art sind in unterschiedlichen Ausführungsformen bekannt geworden. Beispielsweise zeigt die JP 2000333455 A einen bidirektionalen Schaltwandler für Gleichspannung. Einen Gleichspannungs-/Wechselspannungswandler, der jedoch nur unidirektional arbeitet, zeigt die US 5,473,530, in welcher auch erläutert ist, wie an einem pulswertenmodulierten Signal eine Wechselspannung erzeugt werden kann. Eine direkte Umwandlung einer netzfrequenten Wechseleingangsspannung in eine gleichfalls netzfrequente Wechselausgangsspannung ist in der GB 2 301 239 A beschrieben, wobei ein als Durchflusswandler ausgebildeter Tiefsetzsteller ohne galvanische Trennung verwendet wird, welcher mit hoher Schaltfrequenz arbeitet.

Üblicherweise arbeiten Schaltwandler z.B. in Industriebetrieben völlig autark, wobei sie allenfalls von einer zentralen Stelle aus- oder eingeschaltet werden können.

Eine Aufgabe der Erfindung liegt in der Schaffung eines Schaltnetzteils, das universeller einsetzbar ist, in Echtzeit an aktuelle Betriebsbedingungen angepasst und besser überwachbar ist.

Diese Aufgabe wird mit einem Schaltnetzteil der eingangs angegebenen Art gelöst, bei welchem erfindungsgemäß ein digitaler Signalprozessor zur laufenden Berechnung der Vorgabewerte für die Ansteuerschaltung vorgesehen ist und der Schaltwandler eine (Bus-) Schnittstelle besitzt, über welche Betriebsparameter von einer externen Leitstelle dem digitalen Signalprozessor übermittelbar und vorgebbar sind.

Dank der Erfindung kann eine laufende Anpassung der Betriebsparameter während des Betriebs erfolgen, wobei die von der Leitstelle, z.B. einem Zentralrechner, ermittelten, für den jeweiligen Betriebszustand einer Anlage, in welcher der Schaltwandler arbeitet, optimalen Einstellungen über die Schnittstelle dem Wandler übermittelt werden.



Zweckmäßig ist eine Variante, bei welcher die (Bus-)Schnittstelle bidirektional ist und Betriebsdaten des Wandlers über die (Bus-)Schnittstelle an die externe Leitstelle übermittelbar sind.

Besonders zweckmäßig ist es in diesem Fall, wenn ein Speicher zur Abspeicherung von Betriebsdaten vorgesehen ist, welche über die (Bus-)Schnittstelle ausgelesen werden können.

Die Erfindung samt weiteren Vorteilen ist im Folgenden anhand eines Ausführungsbeispiels näher veranschaulicht, das in der Zeichnung dargestellt ist. In dieser zeigt die einzige Figur ein vereinfachtes Schaltbild eines Schaltwandlers nach der Erfindung.

Der in der Figur dargestellte Schaltwandler weist einen Übertrager UET mit einer Primärwicklung WP und einer Sekundärwicklung WS auf. Primärseitig liegt in einer Verbindungsleitung von einer Primärspannung U_P zu der Primärwicklung WP ein gesteuerter Primärschalter S_P . Parallel zu der Primärspannung U_P liegt ein Kondensator CP. Sekundärseitig liegt ein gleicher Aufbau mit einer Sekundärschalter SS in einer Verbindungsleitung zwischen der Sekundärwicklung WS und der Sekundärspannung U_S , die an einem Kondensator CS liegt. Im vorliegenden Fall ist eine an der Sekundärspannung U_S liegende Last LAS eingezeichnet, woraus ersichtlich ist, dass bei dem gezeigten Beispiel der Energiefluss von der Primärseite mit der Primärspannung U_P zu der Sekundärseite mit der Sekundärspannung U_S verläuft. Der Wandler kann aber auch bidirektional konzipiert sein, d.h. die Last könnte an der Primärseite liegen und der Energiefluss in die andere Richtung laufen. Die gesteuerten Schalter SP und SS werden von einer Ansteuerschaltung AST angesteuert, welche hier unmittelbar eine Information über den Strom durch die Primärwicklung WP mit Hilfe eines Stromsensors ISP erhält. Die gesteuerten Schalter SP und SS können im Handel erhältliche Halbleiterschalter sein. Soll der Wandler bidirektional arbeiten, sind an dieser Stelle bidirektionale Schaltelemente vorzusehen, welche in beiden Richtungen Strom führen und Sperrspannung aufrecht erhalten können. Stehen derartige Schalter nicht zur Verfügung, so müssen beispielsweise zwei Primärschalter symmetrisch in beiden Zuleitungen zu der Primärwicklung WP vorgesehen sein und gleiches gilt sinngemäß für die Sekundärseite.

Außer der Ansteuerschaltung enthält der Wandler nach der Erfindung einen digitalen Signalprozessor DSP, der über einen Bus BUS mit der Ansteuerschaltung AST Informationen austauschen kann. Weiters ist ein Speicher SPE vorgesehen, der gleichzeitig an dem Bus BUS liegt. Über den Bus, gegebenenfalls auch auf direkte Weise, werden Informationen über aktuelle Betriebsgrößen des Wandlers dem digitalen Signalprozessor DSP bzw. auch der Ansteuerschaltung AST zugeführt, nämlich im vorliegenden Fall Informationen über die Primärspannung U_P mit Hilfe eines Spannungssensors USE, über den Eingangsstrom mit

Hilfe eines Stromsensors ISE, über die Spannung an der Primärwicklung WP mit Hilfe eines Spannungssensors USP, über die Spannung an der Sekundärwicklung WS mit Hilfe eines Spannungssensors USS, über den Sekundär- oder Ausgangsstrom mit Hilfe eines Stromsensors ISS und über die Ausgangsspannung bzw. Sekundärspannung mit Hilfe eines Spannungssensors USS. Der Schaltwandler SCW besitzt eine (Bus-)Schnittstelle BSS, über welche er mit einer externen Leitstelle ELS in Verbindung gebracht werden kann. Bei der Leitstelle ELS kann es sich beispielsweise um einen Zentralrechner für eine Anlage handeln, in welcher ein oder mehrere Schaltwandler gemäß der Erfindung vorgesehen sind und Anlagenteile mit Energie versorgen. Die Schnittstelle BSS kann galvanisch oder optisch ausgeführt sein oder es kann sich um eine Funkschnittstelle handeln.

Es ist hier anzumerken, dass der gezeigte Aufbau des Schaltwandlers mit einer Primär- und einer Sekundärwicklung WP, WS und zwei gesteuerten Schaltern SP und SS nur eine von vielen möglichen Varianten ist. Die vorliegende Variante kann eine Gleich- oder Wechsel-Primärspannung in eine Gleich- oder Wechsel-Sekundärspannung wandeln. Im Rahmen der Erfindung kann ein Schaltwandler aber auch ein übliches getaktetes Netzgerät sein, welches aus einer Wechsel-Eingangsspannung von z.B. 230 V nach Gleichrichtung eine Ausgangsgleichspannung von beispielsweise 12 oder 24 V erzeugt. Ebenso ist es für die Erfindung unerheblich, ob der Wandler ein Sperrwandler, Flusswandler oder eine Mischtype ist. Ebenso muss nicht notwendigerweise ein Übertrager vorgesehen sein, falls keine galvanische Trennung erforderlich ist. In diesem Fall kann z.B. eine einzige Speicherinduktivität Verwendung finden. Die Funktionsweise bekannter Schaltwandler darf vorausgesetzt und muss nicht im Detail erläutert werden.

Das Wesen der Erfindung liegt nun darin, dass der digitale Signalprozessor DSP dazu eingerichtet ist, laufende Berechnungen der Vorgabewerte für die Ansteuerschaltung AST durchzuführen, wobei in Abhängigkeit von gemessenen Betriebsgrößen die Vorgabewerte als Stellgrößen für die Ansteuerschaltung geändert werden. Beispielsweise wird das Tastverhältnis der Ansteuerpulse geändert, gegebenenfalls auch deren Frequenz. Ebenso können die Steuerzeiten der Schalter SP, SS, nämlich die Abweichungen der Einschalt- bzw. Ausschaltzeitpunkte von dem festen Takt geändert werden, wobei durch geeignete Wahl dieser Steuerzeiten bekanntlich kurzschlussähnliche Zustände vermieden werden, andererseits durch Änderung der Steuerzeiten eine Optimierung des Betriebes, z.B. im Sinne einer Kompensation von Abweichungen der Schaltverzögerungen der einzelnen gesteuerten Schalter möglich ist. Neben elektrischen Werten können beispielsweise auch Temperaturwerte berücksichtigt werden, die an verschiedenen Elementen des Schaltwandlers gemessen werden, ebenso die Umgebungstemperatur. Stellvertretend für die Temperaturmessungen

ist hier ein Temperatursensor TSE eingezeichnet, welcher beispielsweise in Nähe des Sekundärschalters SS angeordnet ist und seine Temperaturinformation an den Bus BUS liefert.

Für die Erfindung von Bedeutung ist nun der Umstand, dass über die (Bus-)Schnittstelle BSS Betriebsparameter, die hier mit ppm bezeichnet sind, von der externen Leitstelle ELS an den digitalen Signalprozessor DSP übermittelt werden können und Vorgabewerte darstellen, welche auf die Funktion der Ansteuerschaltung AST und somit des Wandlers insgesamt wirken.

Dank der Erfindung ist eine laufende Anpassung der Betriebsparameter während des Betriebs möglich, die z.B. von einem Zentralrechner ermittelt werden. Für den optimalen Betriebszustand der Anlage, z.B. Standby, Anlauf, Vollast, Teillast, etc. optimalen Einstellungen werden über die (Bus-)Schnittstelle BSS übermittelt und die Software des digitalen Signalprozessors DSP erkennt die Anforderungen dieser neuen Betriebsparameter. In Form einer Interrupt-Routine können die neuen Parameter eingelesen und über geeignete Iterationszyklen in die laufenden Regelalgorithmen als neue Sollwerte aufgenommen werden. Dies alles kann bei laufendem Schaltwandler, somit unterbrechungsfrei erfolgen.

Über die (Bus-)Schnittstelle BSS kann von der externen Leitstelle ELS auch die Rückmeldung aktueller Zustände, wie z.B. der Eingangsspannung U_F oder des Ausgangsstroms I_S angefordert werden, was in der Zeichnung durch einen Pfeil veranschaulicht ist. Die entsprechenden Werte liegen als digitalisierte Messgrößen ohnedies in dem Schaltwandler vor und es kann somit eine Ausgabe der entsprechenden Größen mit geringem Softwareaufwand über die (Bus-)Schnittstelle erfolgen.

Was den Speicher SPE anbelangt, so können in diesem ausgewählte Betriebsdaten, z.B. die Eingangsspannung U_F und der Ausgangsstrom I_S abgespeichert werden, was in der Zeichnung durch Zeitdiagramme veranschaulicht ist. Dadurch ist in dem Schaltwandler die Funktion eines speichernden Monitors integriert und für Inbetriebnahme, Service- oder Analysezwecke ist es möglich, Daten früherer Betriebszustände auszulesen, z.B. solche, die einen Netzeinbruch, einen Kurzschluss, etc. betreffen.

~~Für den Einsatz als Netzmonitor kann es zweckmäßig sein, Toleranzen für „Normalbereiche“ vorzugeben, innerhalb derer keine explizite Aufzeichnung (Speicherung der Zeitwerte von Betriebsparametern) erfolgt. Verlässt eine oder mehrere dieser Zustandsgrößen diesen Bereich, so erfolgt Auslösung des Speichermonitors (Triggerung). Somit wird die Effizienz des Datenspeichers erhöht.~~

1



© 2016 Pearson Education, Inc. or its affiliate(s). All rights reserved.

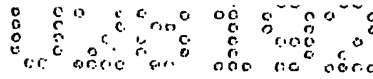
PATENTANSPRÜCHE

1. Schaltwandler (SCW) zum Wandeln einer Primär/Sekundärspannung (U_P/U_S) in eine Sekundär/Primärspannung (U_S/U_P), mit zumindest einem gesteuerten Schalter (S_P, S_S), wobei eine Ansteuerschaltung (AST) in Abhängigkeit von ihr zugeführten Vorgabewerten den zumindest einen gesteuerten Schalter (S_P, S_S) mit variablem Tastverhältnis und/oder variablen Steuerzeiten und/oder variabler Frequenz ansteuert,

dadurch gekennzeichnet, dass

2. ein digitaler Signalprozessor (DSP) zur laufenden Berechnung der Vorgabewerte für die Ansteuerschaltung (AST) vorgesehen ist und
 3. der Schaltwandler (SCW) eine (Bus-)Schnittstelle (BSS) besitzt, über welche Betriebsparameter (ppm) von einer externen Leitstelle (ELS) dem digitalen Signalprozessor (DSP) übermittelbar und vorgebar sind.
 4. Schaltwandler (SCW) nach Anspruch 1, dadurch gekennzeichnet, dass die (Bus-) Schnittstelle (BSS) bidirektional ist und Betriebsdaten (V_P, U_S, I_S) des Wandlers über die Busschnittstelle an die externe Leitstelle (ELS) übermittelbar sind.
 5. Schaltwandler nach Anspruch 2, dadurch gekennzeichnet, dass ein Speicher (SPE) zur Abspeicherung von Betriebsdaten vorgesehen ist, welche über die (Bus-) Schnittstelle (BSS) ausgelesen werden können.
 6. Schaltwandler nach Anspruch 2 oder 3, dadurch gekennzeichnet, dass ein Echtzeitbaustein (RTC) vorgesehen ist, um Betriebsdaten mit Zeitwerten zu korrelieren.
 7. Schaltwandler nach Anspruch 2, 3, und 4, dadurch gekennzeichnet, dass ein Hilfsenergiespeicher (HES) zur permanenten Energieversorgung des DSP und/oder des RTC-Bausteins vorgesehen ist.
-
8. Schaltwandler nach Anspruch 2, 3, 4, und 5, dadurch gekennzeichnet, dass der Hilfsenergiespeicher bei Vorhandensein von U_P oder/und U_S nachgeladen wird.

Wien, den 20. Aug. 2003



ZUSAMMENFASSUNG

Schaltwandler (SCW) zum Wandeln einer Primär/Sekundärspannung (U_P/U_S) in eine Sekundär/Primärspannung (U_S/U_P), mit zumindest einem gesteuerten Schalter (S_P, S_S), wobei eine Ansteuerschaltung (AST) in Abhängigkeit von ihr zugeführten Vorgabewerten den zumindest einen gesteuerten Schalter (S_P, S_S) mit variablem Tastverhältnis und/oder variablen Steuerzeiten und/oder variabler Frequenz ansteuert, dadurch gekennzeichnet, dass ein digitaler Signalprozessor (DSP) zur laufenden Berechnung der Vorgabewerte für die Ansteuerschaltung (AST) vorgesehen ist und der Schaltwandler (SCW) eine (Bus-) Schnittstelle (BSS) besitzt, über welche Betriebsparameter (ppm) von einer externen Leitstelle (ELS) dem digitalen Signalprozessor (DSP) übermittelbar und vorgebbar sind.

Fig.1

The diagram illustrates a SCW-based UET system architecture. The system is divided into two main sections: a front-end processing stage and a back-end processing stage, connected by a central BUS.

Front-end Processing Stage:

- Input:** The system receives an input signal U_p from a source labeled **USE**.
- Signal Path:** The input signal U_p passes through a series of components: **USE** (input source), **CP** (coupling point), **USP** (ultra-slow processing), **WP** (wave processing), **WS** (wave shaping), **USS** (ultra-slow signal source), **CS** (control signal), **ISS** (input signal source), and **SS** (signal source).
- Processing:** The signal is then processed by **AST** (analog signal processing) and **TSE** (time-scaled processing).
- Output:** The processed signal is output as U_s to a source labeled **LAS**.

Back-end Processing Stage:

- Input:** The signal U_s is input to the **BSS** (bandwidth signal source).
- Processing:** The signal is then processed by **LS** (low signal), **HES** (high signal), **RTC** (real-time control), and **DSP** (digital signal processing).
- Output:** The processed signal is output as U_p to a source labeled **ELS**.

System Components and Signals:

- SCW:** The overall system is labeled **SCW** (Signal Control Wave).
- BUS:** A central **BUS** connects the front-end and back-end processing stages.
- SPE:** A **SPE** (Signal Processing Element) block is shown, containing two plots of signal amplitude versus time t . The top plot shows a signal I_s and the bottom plot shows a signal U_p .
- Labels:** Various labels are present, including U_p , U_s , I_s , ppm , and SCW .

PCT/AT2004/000283



**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ BLACK BORDERS
- ☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
- ☒ FADED TEXT OR DRAWING
- ☐ BLURRED OR ILLEGIBLE TEXT OR DRAWING
- ☐ SKEWED/SLANTED IMAGES
- ☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
- ☐ GRAY SCALE DOCUMENTS
- ☒ LINES OR MARKS ON ORIGINAL DOCUMENT
- ☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
- ☐ OTHER: _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.